



Silicon Labs 下一代可編程 ProSLIC 晶片滿足 VoIP 市場需求

-新型Si32x8x單/雙通道ProSLIC系列產品 大幅減低用戶端設備(CPE)的成本、電路板面積和功耗-

台北訊 - 2015 年 10 月 20 日 - 物聯網和互聯網基礎設施領域半導體和軟體解決方案的領先供應商 Silicon Labs(芯科實驗室有限公司, NASDAQ:SLAB)今日宣布推出針對 VoIP 閘道市場的下一代用戶線路介面(SLIC)晶片,其具備最低的功耗、最小的尺寸、最高的整合度和可編程特性。Silicon Labs 的單/雙通道 Si32x8x ProSLIC[®]系列產品為各種 VoIP 用戶終端設備(CPE)應用提供了最佳的 SLIC 解決方案,這些應用包括有線閘道、xDSL 整合接入設備、xPON 光網路終端、光纖到府(FTTH)、光纖到樓(FTTB)和無線固定式終端設備等等。

隨著新型 FTTH/FTTB 設備的部署、現有 xDSL 和有線閘道的升級,以及消費者對於寬頻速度和服務的更高需求,VoIP 市場逐年保持穩定成長。根據 Silicon Labs 的預估,VoIP CPE 市場規模在 2016 年可望超過 1.6 億個 SLIC 埠。在電信營運商繼續提供更多 VoIP 功能和服務的同時,CPE 製造商也面臨了降低 CPE 產品系統成本和功耗的壓力。作為 VoIP 市場中的 SLIC 解決方案領先供應商,Silicon Labs 強化了其<u>市場領先的 ProSLIC 產品組合</u>,以滿足 CPE 應用對於物料清單(BOM)成本、整合度和低功耗的需求。

Silicon Labs 旗艦的 Si32x8x ProSLIC 系列產品提供了業界領先的可配置性,確保在緊湊的單晶片解決方案中實現具備未來性的單/雙通道外部交換站(FXS)電話介面。ProSLIC 晶片透過使用靈活的整合式追蹤 DC-DC 控制器最小化 SLIC 設備功耗,同時支援專利申請中的超低成本電容升壓配置技術。此外,它們也藉由 Silicon Labs 的低功耗振鈴(LPR)專利技術和掛機(on-hook)模式下每通道 50mW 的超低功耗來降低功耗。雙通道 ProSLIC 晶片採用專利申請中的智慧振鈴技術,支援在雙通道 CPE 設計中使用低成本的電源適配器,通

常可以減少峰值電流達 300mA 以上。這些整合創新技術使得高整合度的 ProSLIC 晶片能夠實現最節能的 SLIC 產品,同時提供遠低於競爭對手解決方案的系統 BOM 成本。

ProSLIC 系列產品提供了整合的電平轉換器/驅動器,可以直接連接到 DC-DC 轉換器中的 功率電晶體而不用考慮輸入電壓。這一創新設計省去了通常競爭對手 SLIC 設計所需的分離式 MOSFET 預先驅動電路,在雙通道設計中可減少至少 12 個外部元件的成本和體積。 Si32x8x 晶片可以透過 PCM/SPI 或者 ISI 數位介面連接到市場中領先的 CPE SoC。當在 3線 ISI 介面中搭配 Silicon Labs 下一代 Si88x4x 數字隔離器時,Si32x8x 系列產品能夠提供業界唯一的單轉換器隔離語音解決方案。

CPE 製造商面臨的挑戰是如何在緊湊和低成本的產品設計中整合使用者的所有功能需求。 Si32x8x 系列產品是業界最小而緊湊的 SLIC 解決方案,提供單通道 5mm×6mm 和雙通道 7mm×7mm QFN 封裝選項,為 CPE 製造商解決所面臨的產品尺寸挑戰。Si32x8x 實現業界最小的 SLIC 尺寸,每 FXS 通道的 BOM 尺寸僅為 4.2cm²。此超小型元件可以支援多通道 間道產品實現每通道最低的 BOM 成本和最小尺寸。

Silicon Labs 副總裁暨存取和隔離產品總經理 Ross Sabolcik 表示:「作為 VoIP 市場中可編程 SLIC 解決方案的領先供應商, Silicon Labs 將持續投入 ProSLIC 創新,並運用這些創新技術為我們的客戶提供成本、功耗和上市時間等顯著優勢。Si32x8x ProSLIC 系列產品完全滿足 CPE 製造商開發下一代低成本、小尺寸和高能效 VoIP 閘道的需求。」

Silicon Labs 提供完整的硬體、軟體和參考設計支援以加速產品上市,並簡化基於 Si32x8x 的設計。ProSLIC 應用程式設計介面(API)是適用於所有 ProSLIC 產品組合的通用軟體資料庫,設計人員不需再為 ProSLIC 晶片開發特定系統的軟體驅動。ProSLIC API 包括 Linux®內核示例代碼和用戶空間裝置驅動程式示例代碼,進一步減少了設計人員的軟體開發時間。API 提供了一套豐富的電話線路測試功能以支援診斷外線故障,同樣它也包括一套整合式自我測試功能以協助診斷分析。為了進一步降低設計難度,VoIP 閘道設備的 SoC 解決方案領先供應商可提供參考設計的硬體和軟體支援。

價格和供貨

Si32x8x ProSLIC 晶片的 Beta 版樣品和評估板已可供貨,並且計畫在 2016 年第一季提供正式樣品和量產。在一萬個採購數量下,單通道 Si3218x 晶片單價為 1.58 美元起,雙通道 Si3228x 晶片單價為 2.12 美元起。此外,為方便開發人員編程和評估 ProSLIC 晶片, Silicon Labs 提供包括完整文件和 GUI 軟體在內的 ProSLIC 評估套件,價格為 250 美元。有關 Si32x8x 系列產品的更多資訊或申請樣品,請瀏覽網站: www.silabs.com/ProSLIC。

###

關於 Silicon Labs

Silicon Labs 公司(NASDAQ 股票代碼: SLAB)是物聯網、互聯網基礎設施、工業控制、消費電子和汽車等市場領域中領先的半導體、軟體和系統解決方案供應商。我們致力於解決電子產業中的各項難題,在效能、節能、互連和精簡設計等方面為客戶帶來顯著的優勢。Silicon Labs 擁有世界一流的軟體和混合訊號設計經驗的工程團隊,提供開發人員所需的工具和技術,將原始構想以最便捷的方式實現為最終產品。有關 Silicon Labs 公司的更多資訊,請瀏覽網站: www.silabs.com。

追蹤 Silicon Labs 最新資訊:http://news.silabs.com/和 http://news.silabs.com/和 http://news.silabs.com/和 http://news.silabs.com/
Twitter 及 Facebook:http://twitter.com/siliconlabs 及 http://www.facebook.com/siliconlabs 需要瞭解更多 Silicon Labs 豐富的產品組合資訊,請瀏覽 www.silabs.com/parametric-search

前瞻性聲明

本新聞稿可能包含 Silicon Labs 根據目前預期所做出的前瞻性聲明。這些前瞻性聲明包含 風險與不確定因素。多項重要因素可能導致實際結果與前瞻性聲明所示之結果出現重大差 異。關於可能影響 Silicon Labs 的財務結果以及導致實際結果與前瞻性聲明所示之結果出 現重大差異的各種因素說明,請參閱 Silicon Labs 提交給美國證券交易委員會(SEC)之報告。 Silicon Labs 沒有意願或義務因為新資訊、未來事件或其他理由而更新或修改任何前瞻性 聲明。

Silicon Labs 下一代可編程 ProSLIC 晶片滿足 VoIP 市場需求 第4頁

編輯說明:Silicon Laboratories 和 Silicon Labs 標誌是 Silicon Laboratories 公司的商標。所有其他產品名稱可能各自屬於相應公司的商標。

聯絡資訊:

劉怡君 Silicon Labs 區域市場暨傳播經理 M: 0926-269908 regine.liu@silabs.com

睿思公關 王慧宇 M: 0922-552024 alice.wang@insightpr.com.tw