新聞稿

Silicon Labs 為複雜的互聯網基礎設施應用簡化時脈樹設計

- 利用簡易的網路工具，嵌入式開發人員得以成為時脈專家

快速生成客製化時脈樹設計 -

台灣，台北 - 2014 年 9 月 18 日 - 高效能類比與混合訊號 IC 領導廠商 Silicon Labs（芯科實驗室有限公司, NASDAQ: SLAB）今天宣佈推出線上時脈樹客製化工具，此項工具主要能簡化包括高速網路、通訊和資料中心設備在內的各類型互聯網基礎設施應用中的時脈樹設計複雜度。Silicon Labs 新型的 Clock Tree Expert 工具使嵌入式開發人員能夠在幾分鐘內生成理想的時脈樹架構，同時簡化系統設計、減少物料（BOM）和加速產品上市時間。

現今網路和通訊設備設計人員承受高性價比產品不斷推陳出新的壓力。時序元件的選擇和時脈樹設計相較於以往顯得更加重要，因為時序晶片需為高速 10/40/100G 資料應用提供低抖動時序參考，並且對系統級效能有很大影響。硬體設計人員為應用程式選擇時脈樹時，必須確保關鍵的抖動效能參數具備足夠的設計裕量，並且要盡量減少時脈元件數量。對於互聯網基礎設施應用來說，選擇時脈、振盪器、抖動衰減器和緩衝器的最佳組合是一項艱鉅和耗時的任務。

身為業界領先的一站式時序產品供應商，Silicon Labs 致力於為客戶提供簡化元件選擇和時脈樹開發的設計工具。藉由 Silicon Labs 的 DSPLL 和 MultiSynth 技術，Clock Tree Expert 網路工具解決了時脈樹設計對於開發人員的沈重負擔，他們可採用高整合度、低抖動和頻率靈活的最佳時脈和振盪器組合，生成最少元件數量的時脈 BOM。

Clock Tree Expert 工具簡單易用。使用者只需簡單的輸入所需的頻率、時脈路數和訊號格式，工具就會在幾秒鐘內生成可使用的最小時脈元件的時脈樹。另外，具有經驗的使用者也能使用該工具的「Build Your Own」環境為他們需要的確切規格設計時脈樹。Clock Tree Expert 能夠引導使用者找到最佳時脈 IC，並保存和共享時脈樹設計、生成 BOM 清單、訂購樣品。再加上業界最佳、低於兩周的交貨時間，Silicon Labs 的時脈工具顯著加快了產品上市的時間。

除了簡化時脈樹設計，Clock Tree Expert 於線上提供 Silicon Labs 完整時脈產品資訊和資料手冊。藉由客製化選項能夠自動為開發人員展現 Silicon Labs 的客製化時脈工具套件，生成客製化的石英振盪器（XO）、壓控石英振盪器（VCXO）、CMEMS®振盪器和 CMOS/差動時脈產生器的元件型號（www.silabs.com/custom-timing）。

Silicon Labs 時序產品行銷總監 James Wilson 表示：「高速互聯網基礎設施設備需求不斷成長提昇了時脈樹架構的複雜度，我們一直致力於協助開發人員提昇快速和簡易的時脈樹設計。Silicon Labs 的 Clock Tree Expert 工具經由自動創建和客製化時脈樹，使嵌入式開發人員能夠迅速成為時序專家，加速整體硬體設計的過程。這個高效工具可產生建議使用的元件，使用者很容易由 Silicon Labs 廣泛的產品中選擇最佳的時序元件組合。」

更多產品資訊或獲取 Silicon Labs 免費的 Clock Tree Expert 工具，請瀏覽網站：www.silabs.com/timing-tools。

關於 Silicon Labs 時序產品

Silicon Labs 提供完整的時序元件產品組合，包括石英振盪器、壓控石英振盪器、基於 MEMS 的 CMEMS 振盪器、任意頻率任意輸出的時脈產生器、抖動衰減器、PCI Express 參考時脈和時脈緩衝器。藉由專利的 DSPLL 和 MultiSynth 技術，Silicon Labs 的時序 IC 為設計人員提供了絕佳頻率靈活性，同時實現了業界最佳的抖動效能、最小的電路板面積和簡化的設計。為加快開發人員產品上市速度，Silicon Labs 致力於提供廣泛易於使用的

工具、快速便捷的客製化，以及短短兩周的樣品交貨週期（包含客製化配置的產品）。欲瞭解更多資訊，請瀏覽網站：www.silabs.com/timing。

關於 Silicon Labs

Silicon Labs 是領先業界的高效能類比與混合訊號 IC 創新廠商，擁有世界一流的工程團隊。這些設計人員以最豐富的混合訊號設計知識，發展出種類廣泛和易於使用的各種高整合產品，提供客戶強大效能、精巧體積和低耗電等優勢。欲知更詳細的 Silicon Labs 公司資訊，請至以下網站查詢：www.silabs.com。

前瞻性聲明

本新聞稿可能包含 Silicon Labs 根據目前預期所做出的前瞻性聲明。這些前瞻性聲明包含風險與不確定因素。多項重要因素可能導致實際結果與前瞻性聲明所示之結果出現重大差異。關於可能影響 Silicon Labs 的財務結果以及導致實際結果與前瞻性聲明所示之結果出現重大差異的各種因素說明，請參閱 Silicon Labs 提交給美國證券交易委員會（SEC）之報告。Silicon Labs 沒有意願或義務因為新資訊、未來事件或其他理由而更新或修改任何前瞻性聲明。

# # #

編輯說明：DSPLL、CMEMS、Silicon Laboratories 和 Silicon Labs 標誌是 Silicon Laboratories 公司的商標。所有其他產品名稱可能各自屬於相應公司的商標。

聯絡人：Silicon Labs, Dale Weisman, +1-512-532-5871, dale.weisman@silabs.com

追蹤 Silicon Labs 最新資訊：http://news.silabs.com/

Twitter 及 Facebook：http://twitter.com/siliconlabs 及 http://www.facebook.com/siliconlabs

需要瞭解更多 Silicon Labs 豐富的產品組合資訊，請瀏覽 www.silabs.com/parametric-search