新闻稿

Silicon Labs 为复杂的互联网基础设施应用简化时钟树设计

-使用易用的 Web 工具，嵌入式开发人员成为时钟专家

在几分钟内生成推荐的定制时钟树-

中国，北京-2014 年 9 月 18 日-高性能模拟与混合信号 IC 领导厂商 Silicon Labs（芯科实验室有限公司, NASDAQ:SLAB）今天宣布推出在线时钟树定制工具，设计旨在简化包括高速网络、电信和数据中心设备在内的各类互联网基础设施应用中时钟树的设计复杂度。Silicon Labs 的新型 Clock Tree Expert 工具使得嵌入式开发人员能够在几分钟内生成理想的时钟树框图，从而简化系统设计、减少物料（BOM）和缩短上市时间。

当今的网络和电信设备设计人员正在承受着不断提供更高性价比产品的压力。定时器件选择和时钟树设计比以往更加重要，因为定时芯片要为高速 10/40/100G 数据应用提供低抖动定时参考，并且对系统级性能有很大影响。当为应用程序选择时钟树时，硬件设计人员必须确保关键的抖动性能参数拥有足够的裕量，并且最小化时钟器件数量。对于互联网基础设施应用来说，选择时钟、振荡器、抖动衰减器和缓冲器的最佳组合是一项艰巨和耗时的任务。

作为拥有业界领先技术的一站式定时产品供应商，Silicon Labs 致力于为客户提供简化器件选择和时钟树开发的设计工具。凭借 Silicon Labs 的 DSPLL 和 MultiSynth 技术，基于 Web 的 Clock Tree Expert 工具把开发人员从时钟树设计负担中解放出来，提供推荐的高集成度、低抖动、频率灵活的最佳时钟组合，生成最小器件数量的时钟 BOM。

Clock Tree Expert 工具直观和易于使用。用户简单的输入所需的频率、时钟路数和预期的信号格式，工具就会在几秒钟内生成使用最小时钟器件的推荐时钟树。此外，富有经验的用户也能够使用该工具的“Build Your Own”环境针对他们的特定规格设计时钟树。然后，Clock Tree Expert 能够引导用户找到最佳时钟 IC、保存和共享时钟树设计、生成 BOM 清单、订购样片。再加上业内最佳的少于两周的交货时间，Silicon Labs 的时钟工具显著缩短了用户的产品上市时间。

除了简化时钟树设计，Clock Tree Expert 也提供即时访问 Silicon Labs 完整时钟产品信息和数据手册的能力。定制选项能够自动的为开发人员呈现 Silicon Labs 的时钟定制工具套件，可用于生成定制的晶体振荡器（XO）、压控振荡器（VCXO）、CMEMS®振荡器和 CMOS/差分时钟发生器的器件型号（www.silabs.com/custom-timing）。

Silicon Labs 定时产品市场总监 James Wilson 表示，“虽然高速互联网基础设施设备不断增长的需求增加了时钟树架构的复杂度，但是我们一直在致力于帮助开发人员更尽可能快速和容易的进行时钟树设计。Silicon Labs 的 Clock Tree Expert 工具通过自动创建和定制时钟树，使得嵌入式开发人员能够瞬间成为时钟专家，加速整个硬件设计过程。这个高效工具拥有自带的器件选择逻辑算法，从而使得用户可以很容易从 Silicon Labs 覆盖广泛的产品中选择最佳的时钟器件组合。”

欲了解更多信息或获取 Silicon Labs 免费的 Clock Tree Expert 工具，请浏览网站：www.silabs.com/timing-tools。

关于 Silicon Labs 的定时产品

Silicon Labs 提供完整的定时器件产品组合，包括石英晶体振荡器、压控振荡器、基于 MEMS 的 CMEMS 振荡器、任意频率任意输出的时钟发生器、抖动衰减器、PCI Express 参考时钟和时钟缓冲器。凭借专利的 DSPLL 和 MultiSynth 技术，Silicon Labs 的时钟 IC 为设计人员提供了极致的频率灵活性，同时实现了业内最佳的抖动性能、最小的电路板面积和简化的设计。为了帮助开发人员加快产品上市速度，Silicon Labs 致力于提供广泛而

易于使用的工具、快速和方便的定制，以及短短两周的样片交货周期（即使是定制配置的产品）。欲了解更多信息，请浏览网站：www.silabs.com/timing。

关于 Silicon Labs

Silicon Labs 是领先业界的高性能模拟与混合信号 IC 创新厂商，拥有世界一流的工程团队。这些设计人员以最丰富的混合信号设计知识，发展出种类广泛和易于使用的各种高集成度产品，为客户带来强大性能、精巧体积和低耗电等优势。有关 Silicon Labs 公司的更多信息，请浏览网站：www.silabs.com。

前瞻性声明

本新闻稿可能包含 Silicon Labs 根据目前预期所做出的前瞻性声明。这些前瞻性声明包含风险与不确定因素。多项重要因素可能导致实际结果与前瞻性声明所示之结果出现重大差异。关于可能影响 Silicon Labs 的财务结果以及导致实际结果与前瞻性声明所示之结果出现重大差异的各种因素说明，请参阅 Silicon Labs 提交给美国证券交易委员会(SEC)之报告。Silicon Labs 没有意愿或义务因为新信息、未来事件或其他理由而更新或修改任何前瞻性声明。

# # #

编辑说明：DSPLL、CMEMS、Silicon Laboratories 和 Silicon Labs 标志是 Silicon Laboratories 公司的商标。所有其他产品名称可能各自属于相应公司的商标。

查询更多 Silicon Labs 产品，请浏览网站 www.silabs.com/parametric-search。

联络信息：

Silicon Labs / Dale Weisman
电话：+1-512-532-5871
E-mail:dale.weisman@silabs.com