新聞稿

Silicon Labs 推出最低抖動網路同步時脈晶片

-新型 Si5348 時脈 IC 支援網際網路基礎設施中普遍採用的
SyncE 和 IEEE 1588 網路同步-

台北訊 - 2015 年 8 月 11 日 - 網際網路基礎設施應用領域中高效能時序解決方案的領先供應商 Silicon Labs(芯科實驗室有限公司, NASDAQ:SLAB)今日宣佈推出業界具備最高效能和成本效益的封包網路(packet network)同步時脈 IC。新型 Si5348 時脈 IC 是與標準相容的高整合度解決方案，擁有最佳的抖動效能、業內最小尺寸和最低功耗等特性。Si5348 時脈 IC 使硬體設計人員能夠為 Synchronous Ethernet(SyncE)、IEEE 1588v2、以及無線和電信基礎設施、寬頻網路(例如 G.fast DSL 和 PON)、資料中心應用中的通用頻率轉換提供理想的「單晶片時脈樹」解決方案。

SyncE 和 IEEE 1588 已成為日益普及的實現封包網路同步方法。隨著這些技術的逐漸擴展，網路裝置設計人員亟需更為靈活、更具成本效益的時序解決方案，而且必須容易整合到現有的硬體架構之中。傳統的網路同步時脈通常採用從傳統 Stratum 3 時脈 IC 發展而來的較僵化的同步時脈晶片架構，它並未針對尺寸、功耗、效能實現最佳化。

與傳統同步時脈相比，Si5348 時脈尺寸減少 50%，功耗降低 35%，抖動降低 80%。這些優勢使硬體設計人員能夠簡化封包網路同步設計的難度，並且不會造成系統級的效能損失。Si5348 架構採用 Silicon Labs 經市場驗證的第四代 DSPLL®技術，提供具備最佳抖動效能的時脈解決方案，完全滿足 IEEE 1588、SyncE 和 Stratum 3 時脈需求，使得該晶片能夠被廣泛用於各類時序卡或線路卡時脈架構。此外，Si5348 時脈的設計也易於與執行在外部主機處理器上的 IEEE 1588 軟體進行互動操作，進一步簡化了系統整合難度。

Silicon Labs 時序產品行銷總監 James Wilson 表示：「目前網路正在從電路交換系統轉換到封包交換系統，以提高效率、靈活性和成本效益。隨著 SyncE 和 IEEE 1588 的廣泛採用，設備製造商正在尋求一些解決方案，這些解決方案可以使成本最小化，以及降低在設計中增加封包網路同步的複雜度。Silicon Labs 新型的 Si5348 封包網路同步時脈能夠提供最佳的抖動效能、頻率靈活性、能效和尺寸，使硬體設計人員能夠採用單晶片時脈樹解決方案以最佳化產品設計。」

在封包時脈應用中，高穩定性的振盪器在定義頻率、時序和相位精確度等網路整體效能方面發揮關鍵性的作用。網路拓撲通常會指定網路中各節點所需的溫控晶體振盪器(TCXO)或恆溫晶體振盪器(OCXO)類型。Si5348 時脈支援通用的參考時脈輸入通訊埠，這使得該晶片能夠與任何頻率 TCXO/OCXO 搭配使用。

作為 Si5348 產品開發的一部分，Silicon Labs 已經與 Rakon 合作推出了用於各類 SyncE 和 IEEE 1588 應用的綜合解決方案。Rakon 公司應用行銷經理 Ullas Kumar 表示：「Rakon 為 SyncE 和 IEEE 1588 應用提供業內最廣泛的 TCXO 和 OCXO 產品組合。透過與 Silicon Labs 合作，我們為客戶提供能夠輕鬆最佳化應用的時序解決方案，兼具優異的頻率、穩定性、壽命和成本，同時確保與 MTIE 和 TDEV 所需 ITU-T 標準的相容性。」

價格及供貨

網路同步時脈晶片 Si5348 已經量產，可提供工廠預先編程的樣品，支援 9mm×9mm QFN 封裝。取決於不同的輸出頻率，Si5348 在一萬個採購量時，單價從 10.00 美元到 12.00 美元。Silicon Labs 的 Si5348-EVB 評估板零售價格為 399 美元，開發人員可利用此評估板在不到 5 分鐘的時間內快速進行配置、詳細效能分析和產品型號訂製。ClockBuilder Pro 軟體可從 Silicon Labs 網站上下載，讓開發人員能夠輕鬆對 Si5348 進行設定和評估。查詢 Silicon Labs Si5348 時脈 IC 的更多資訊、訂購樣品和評估板、或者下載 ClockBuilder Pro 軟體，請瀏覽網站：www.silabs.com/timing。

# # #

關於 Silicon Labs

Silicon Labs 公司(NASDAQ 股票代碼：SLAB)是物聯網、互聯網基礎設施、工業控制、消費電子和汽車等市場領域中領先的半導體、軟體和系統解決方案供應商。我們致力於解決電子產業中的各項難題，在效能、節能、互連和精簡設計等方面為客戶帶來顯著的優勢。Silicon Labs 擁有世界一流的軟體和混合訊號設計經驗的工程團隊，提供開發人員所需的工具和技術，將原始構想以最便捷的方式實現為最終產品。有關 Silicon Labs 公司的更多資訊，請瀏覽網站：www.silabs.com。

追蹤 Silicon Labs 最新資訊：http://news.silabs.com/和 http://blog.silabs.com/
Twitter 及 Facebook：http://twitter.com/siliconlabs 及 http://www.facebook.com/siliconlabs
需要瞭解更多 Silicon Labs 豐富的產品組合資訊，請瀏覽 www.silabs.com/parametric-search

前瞻性聲明

本新聞稿可能包含 Silicon Labs 根據目前預期所做出的前瞻性聲明。這些前瞻性聲明包含風險與不確定因素。多項重要因素可能導致實際結果與前瞻性聲明所示之結果出現重大差異。關於可能影響 Silicon Labs 的財務結果以及導致實際結果與前瞻性聲明所示之結果出現重大差異的各種因素說明，請參閱 Silicon Labs 提交給美國證券交易委員會(SEC)之報告。Silicon Labs 沒有意願或義務因為新資訊、未來事件或其他理由而更新或修改任何前瞻性聲明。

編輯說明：DSPLL、Silicon Laboratories 和 Silicon Labs 標誌是 Silicon Laboratories 公司的商標。所有其他產品名稱可能各自屬於相應公司的商標。

聯絡資訊：
劉怡君 Silicon Labs 區域市場暨傳播經理 M: 0926-269908 regine.liu@silabs.com
睿思公關 王慧宇 M: 0922-552024 alice.wang@insightpr.com.tw