新闻稿

Silicon Labs 推出最低抖动网络同步时钟芯片

-新型 Si5348 时钟 IC 支持互联网基础设施中普遍采用的
SyncE 和 IEEE 1588 网络同步-

中国，北京-2015 年 8 月 11 日-互联网基础设施应用领域中高性能定时解决方案的领先供应商 Silicon Labs（芯科科技有限公司，NASDAQ：SLAB）今日宣布推出业界具备最高性能和成本效益的分组数据包交换网络同步时钟 IC。新型的 Si5348 时钟 IC 是高集成度的标准兼容的解决方案，拥有最佳的抖动性能、业内最小尺寸和最低功耗。Si5348 时钟 IC 使得硬件设计人员能够为 Synchronous Ethernet（SyncE）、IEEE 1588v2、以及无线和电信基础设施、宽带网络（例如 G.fast DSL 和 PON）、数据中心应用中的通用频率变换提供理想的“片上时钟树”解决方案。

SyncE 和 IEEE 1588 已经成为越来越受欢迎的实现分组数据包交换网络同步的方法。随着这些技术的日益普及，网络设备设计人员苛求更加灵活、更具成本效益的定时解决方案，并且易于集成到现有的硬件架构之中。传统的网络同步时钟通常采用从传统 Stratum 3 时钟 IC 发展而来的较僵化的同步时钟芯片架构，它并没有针对尺寸、能耗、性能而优化。

与传统同步时钟相比，Si5348 时钟尺寸减少 50%，功耗降低 35%，抖动降低 80%。这些优势使硬件设计人员能够简化分组网络同步设计的难度，并且没有系统级的性能损失。Si5348 架构采用 Silicon Labs 经过市场验证的第四代 DSPLL®技术，提供最佳抖动性能的时钟解决方案，完全满足 IEEE 1588、SyncE 和 Stratum 3 时钟需求，使得该芯片能够被广泛用于各类定时卡或线卡时钟架构。此外，Si5348 时钟的设计也容易与运行在外部主机处理器上的 IEEE 1588 软件进行互操作，进一步简化了系统集成难度。

Silicon Labs 定时产品营销总监 James Wilson 表示："当前，网络正在从电路交换系统转换到分组数据包交换系统，以便提高效率、灵活性和成本效益。随着 SyncE 和 IEEE 1588 的广泛采用，设备制造商正在寻求一些解决方案，这些解决方案可以使成本最小化，以及降低在设计中添加分组数据包交换网络同步的复杂度。Silicon Labs 新型的 Si5348 分组网络同步时钟能够提供最佳的抖动性能、频率灵活性、能效和尺寸，使得硬件设计人员能够采用片上时钟树解决方案优化产品设计。"

在分组数据包时钟应用中，高稳定性的振荡器在定义频率、定时和相位精确度等网络整体性能方面起到关键性的作用。网络拓扑通常会指定网络中各节点所需的温控晶体振荡器（TCXO）或恒温晶体振荡器（OCXO）类型。Si5348 时钟支持通用的参考时钟输入端口，这使得该芯片能够与任何频率 TCXO/OCXO 搭配使用。

作为 Si5348 产品开发的一部分，Silicon Labs 已经与 Rakon 合作推出了用于各类 SyncE 和 IEEE 1588 应用的综合解决方案。Rakon 公司应用营销经理 Ullas Kumar 表示："Rakon 为 SyncE 和 IEEE 1588 应用提供业内最广泛的 TCXO 和 OCXO 产品组合。通过与 Silicon Labs 合作，我们为客户提供能够轻松优化应用的定时解决方案，兼具优异的频率、稳定性、寿命和成本，同时确保与 MTIE 和 TDEV 所需 ITU-T 规范的兼容性。"

价格及供货

网络同步时钟芯片 Si5348 已经量产，可提供工厂预编程的样片，支持 9mm×9mm QFN 封装。基于不同的输出频率，Si5348 在一万片采购量时单价从 10.00 美元到 12.00 美元。Silicon Labs 的 Si5348-EVB 评估板价格为 399 美元，开发人员可利用此评估板在不到 5 分钟的时间内快速进行设备配置、详细性能分析和产品型号定制。ClockBuilder Pro 软件可从 Silicon Labs 网站上下载，使用它能够非常轻松的对 Si5348 进行配置和评估。查询 Silicon Labs Si5348 时钟 IC 的更多信息、订购样片和评估板、或者下载 ClockBuilder Pro 软件，请浏览网站：www.silabs.com/timing。

# # #

关于 Silicon Labs

Silicon Labs 公司（NASDAQ：SLAB）是物联网、互联网基础设施、工业控制、消费电子和汽车等市场领域中的芯片、软件和系统解决方案的领先提供商。我们解决电子行业各项难题，在性能、节能、互联和简约设计等方面为客户带来显著优势。Silicon Labs 拥有世界一流的、具有卓越软件和混合信号设计经验的工程团队，为设计人员提供把最初想法快速、简便地转化为最终产品所需的工具和技术。有关 Silicon Labs 公司的更多信息，请浏览网站： http://cn.silabs.com/。

也可通过以下方式关注 Silicon Labs：

1）微信公众号：SiliconLabs

2）官方微博：SiliconLabs 芯科科技

3）中文论坛：SiliconLabs 中文论坛

扫描二维码，即刻关注。

微信公众号	官方微博	中文论坛

前瞻性声明

本新闻稿可能包含 SiliconLabs 根据目前预期所做出的前瞻性声明。这些前瞻性声明包含风险与不确定因素。多项重要因素可能导致实际结果与前瞻性声明所示之结果出现重大差异。关于可能影响 Silicon Labs 的财务结果以及导致实际结果与前瞻性声明所示之结果出现重大差异的各种因素说明，请参阅 Silicon Labs 提交给美国证券交易委员会(SEC)之报告。Silicon Labs 没有意愿或义务因为新信息、未来事件或其他理由而更新或修改任何前瞻性声明。

# # #

编辑说明：DSPLL、Silicon Laboratories、Silicon Labs “S”标志、Silicon Laboratories 标志和 Silicon Labs 标志是 Silicon Laboratories 公司的商标。所有其他产品名称可能各自属于相应公司的商标。

了解 Silicon Labs 最新信息：http://news.silabs.com/和 http://blog.silabs.com/。

查询更多 Silicon Labs 产品，请浏览网站 www.silabs.com/parametric-search。

联络信息：

Silicon Labs/Dale Weisman
电话：+1-512-532-5871
E-mail: dale.weisman@silabs.com

Silicon Labs / 刘怡君
区域市场行销暨传播经理
E-mail: regine.liu@silabs.com

华兴万邦 / Sharon Hu
电话：010-51709678-808
E-mail: mhu@1AND7.com